

(19)世界知的所有権機関
国際事務局(43)国際公開日
2005年4月14日 (14.04.2005)

PCT

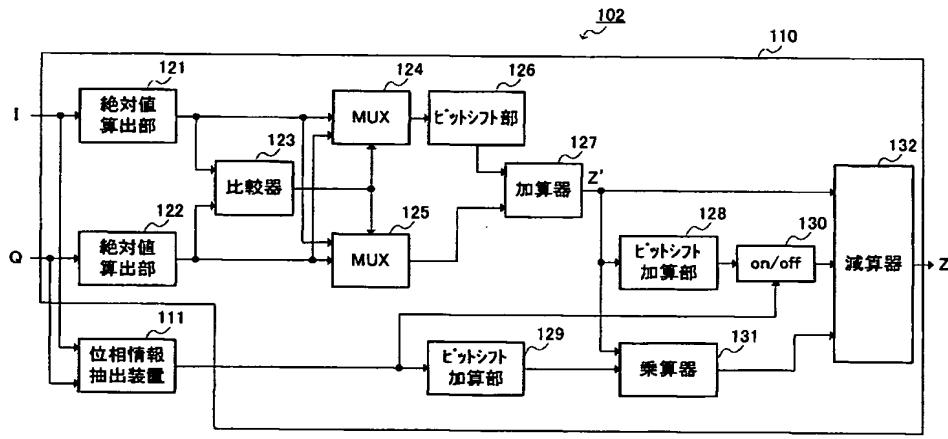
(10)国際公開番号
WO 2005/034461 A1

(51)国際特許分類: H04L 27/36, H04B 1/04
 (72)発明者; および
 (21)国際出願番号: PCT/JP2004/014056
 (75)発明者/出願人(米国についてのみ): 吉川 博幸
 (22)国際出願日: 2004年9月27日 (27.09.2004)
 (YOSHIKAWA, Hiroyuki). 平野 俊介 (HIRANO,
 (25)国際出願の言語: 日本語
 (76)代理人: 鷲田 公一 (WASHIDA, Kimihito); 〒2060034
 (26)国際公開の言語: 日本語
 (74)代理人: 鷲田 公一 (WASHIDA, Kimihito); 〒2060034
 (30)優先権データ:
 特願2003-341720 2003年9月30日 (30.09.2003) JP
 (71)出願人(米国を除く全ての指定国について): 松下電
 器産業株式会社 (MATSUSHITA ELECTRIC INDUS-
 TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大
 字門真 1006 番地 Osaka (JP).
 (81)指定国(表示のない限り、全ての種類の国内保護が
 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
 BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
 DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
 ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT,
 LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI,
 NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG,

(統葉有)

(54) Title: AMPLITUDE INFORMATION EXTRACTION APPARATUS AND AMPLITUDE INFORMATION EXTRACTION METHOD

(54)発明の名称: 振幅情報抽出装置および振幅情報抽出方法



121...ABSOLUTE VALUE CALCULATION SECTION
 126...BIT SHIFT SECTION
 123...COMPARATOR
 127...ADDER
 122...ABSOLUTE VALUE CALCULATION SECTION

128...BIT SHIFT ADDER
 132...SUBTRACTER
 111...PHASE INFORMATION EXTRACTION DEVICE
 129...BIT SHIFT ADDER
 131...MULTIPLIER

(57)-Abstract:-There is provided an amplitude information extraction apparatus capable of reducing an amplitude error by a circuit of size smaller than a logic calculation circuit. In this apparatus, an amplitude information extraction device (110) acquires amplitude information (amplitude value Z') to be corrected from components I and Q of a transmission signal. A phase information extraction device (111) acquires phase information from the components I and Q of the transmission signal. According to the phase information acquired by the phase information extraction device (111), the amplitude information extraction device (110) corrects the acquired amplitude information (amplitude value Z'), thereby obtaining an amplitude value Z.

(57)-要約: 理論演算回路より小さい回路規模で振幅誤差を低減することができる振幅情報抽出装置。この装置において、振幅情報抽出装置(110)は、送信信号のI成分およびQ成分から、補正すべき振幅情報(振幅値 Z')を取得する。位相情報抽出装置(111)は、送信信号のI成分およびQ成分から、位相情報を取得する。振幅情報抽出

(統葉有)

WO 2005/034461 A1



SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,
SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY,
KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,
IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:
— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。